

נסח מפנקס הפטנטים
Extract from Register of Patents

Patent No: 159655 **מספר פטנט:**

Title of invention: **שם האמצאה:**
STRUCTURE AND METHOD OF
FABRICATING EMBEDDED VERTICAL
DRAM ARRAYS WITH SILICIDED
BITLINE AND POLYSILICON
INTERCONNECT זכרון DRAM מנגנון ושיטה לייצור מערכי
דינאמי אקראי (אנכיים משובצים עם חיבור ביטלין
ופוליסייליקון עם משטחים סילצידיים

Date of application: 27/06/2002 **תאריך הבקשה:**

National Phase Entry: 31/12/2003 תאריך כניסה לשלב הלאומי:

International Application No: PCT/GB/2002/002961 בקשת פטנט בינלאומי מס':

International Publication No: WO/2003/005447 פרסום בינלאומי מס':

Patent in force until the: 27/06/2012 **הפטנט בתוקף עד:**

Priority Right:				דין קדימה:
	US	02/07/2001	09/897868	
Patentee(s):				בעלי הפטנט:
IBM CORPORATION				
Customer No:		525161		קוד לקוח:
NEW ORCHARD ROAD, ARMONK, N.Y.10504 U.S.A.				
Address for service:				המען למסירת הודעות:
Main representative:				מיופה כח ראשי:
FIS9-2000-0267PCT1				
IBM LABORATORIES מעבדות יבמ מחלקת קנין רוחני				
HAIFA UNIVERSITY, 31905 Haifa חיפה 31905 אוניברסיטת חיפה הר הכרמל חיפה				
HAIFA 31905 Israel				
Current status:				סטטוס נוכחי:
Second renewal 10/10/2010 חידוש שני				
Statuses history:				היסטוריית סטטוסים:
First renewal 10/10/2010 חידוש ראשון				
Request for reinstatement of patent validation 11/08/2009 בקשה להחזר תוקף				
Patent not in force 9/2010 10/08/2008 פקיעת תוקף				
Patent not in force 3/2009 10/08/2008 פקיעת תוקף				
Patent granted 5/2008 10/05/2008 ניתן פטנט				
Second publication 10/02/2008 בפרסום שני				
ready for publication in journal number 12/2007 16/12/2007 מוכן לפרסום שני ומצויין יומן				
First publication 01/06/2004 פרסום ראשון				
Ready for first publication 26/04/2004 מאושר לפרסום ראשון				
Ready for first publication 3/2004 26/04/2004 מאושר לפרסום ראשון				